

### IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re application of:

Thomas Ferianz

Application No.: 10/674,119

Group No.: 2816

Examiner: Not Assigned

For: DRIVER CIRCUIT WITH FREQUENCY-DEPENDENT SIGNAL FEEDBACK

**Commissioner for Patents** 

Filed: September 26, 2003

P.O. Box 1450

Alexandria, VA 22313-1450

### TRANSMITTAL OF CERTIFIED COPY

Attached please find the certified copy of the foreign application from which priority is claimed for this case:

Country: DE

Application Number: 10248149.0

Filing Date: 10/15/2002

REJ/cht 1406/169

Customer No.: 25297

Signature of Practitioner

Richard E. Jenkins

Registration No. 28,428

### CERTIFICATE OF MAILING (37 C.F.R. § 1.8(a))

I hereby certify that this paper (along with any paper referred to as being attached or enclosed) is being deposited with the United States Postal Service on the date shown below with sufficient postage as first class mail in an envelope addressed to the Commissioner for Patents, P.O. Box 1450, Alexandria, VA 22313-1450.

(type or print name of person mailing paper)

Date: 12 31 03

Cathi H. Tumer

Signature of person mailing paper

"Facsimile transmissions are not permitted and if submitted will not be accorded a date of receipt" for "(4) Drawings submitted **WARNING:** under §§ 1.81, 1.83 through 1.85, 1.152, 1.165, 1.174, 1.437...." 37 C.F.R. § 1.6(d)(4).

# BUNDESREPUBLIK DEUTSCHLAND



# Prioritätsbescheinigung über die Einreichung einer Patentanmeldung

Aktenzeichen:

102 48 149.0

Anmeldetag:

15. Oktober 200∠

Anmelder/Inhaber:

Infineon Technologies AG, München/DE

Bezeichnung:

Treiberschaltung mit frequenzabhängiger Signal-

kopplung

IPC:

H 03 F 1/34

Die angehefteten Stücke sind eine richtige und genaue Wiedergabe der ursprünglichen Unterlagen dieser Patentanmeldung.

München, den 15. Oktober 2003

Deutsches Patent- und Markenamt

Der Präsident Im Auftrag

Faust

10

15

20

35

Beschreibung

Treiberschaltung mit frequenzabhängiger Signalrückkopplung

5 Die Erfindung betrifft eine Treiberschaltung zum Treiben eines Nutzsignals gemäß dem Oberbegriff des Patentanspruchs 1.

Fig. 1 zeigt eine Treiberschaltung nach dem Stand der Technik zum Treiben eines Nutzsignales.

Die in Fig. 1 dargestellte Treiberschaltung ist differentiell aufgebaut und enthält zwei Operationsverstärker OPA, OPB zur Signalverstärkung. Die Operationsverstärker verstärken ein von einer Signalquelle kommendes Nutzsignal und geben das verstärkte Nutzsignal über Schutzimpedanzen Za, Zb an ein anqeschlossenes Endgerat, beispielsweise ein Telefon T, ab. Die Operationsverstärker sind beispielsweise in einer SLIC-Schaltung integriert, die sich auf einer Line Card befindet. Die Operationsverstärker weisen jeweils eine niedrige Ausgangsimpedanz zur Signalverstärkung des Nutzsignals auf. Die den beiden Operationsverstärkern nachgeschaltete Impedanzen dienen dem Schutz der Verstärkerschaltung und der elektromagnetischen Verträglichkeit (EMV). Vorzugsweise schützen die Ausgangsimpedanzen Za, Zb die Verstärkerschaltung vor Überspannungen, die beispielsweise durch einen Blitzeinschlag hervorgerufen werden können, und zur Unterdrückung von Störsignalen, beispielsweise Radiosignalen.

Die Fig. 2a bis 2c zeigen praktische Realisierungen der 30 Schutzimpedanzen,  $Z_a$ ,  $Z_b$  nach dem Stand der Technik.

Die in Fig. 1 dargestellte Treiberschaltung ist differentiell aufgebaut, wobei die Bauelemente symmetrisch sind, d.h. insbesondere die beiden Schutzimpedanzen  $Z_a$ ,  $Z_b$  sind möglichst identisch aufgebaut, um eine möglichst hohe Longitudinalunterdrückung aufzuweisen. In Kommunikationssystemen, beispielsweise der Sprachtelefonie, muss die Treiberschaltung

5

zum Treiben des Nutzsignals sehr hohe schaltungstechnische Anforderungen bezüglich der Longitudinalunterdrückung LCL (Longitudinal Conversion Loss) erfüllen. Die für die Longitudinalunterdrückung relevanten Normen sind in den USA die Norm TR57 und in Europa die Normen Q552 sowie G712.

Fig. 3 zeigt eine Messschaltung zur Bestimmung der Longitudinalunterdrückung LCL.

10 Fig. 4 zeigt ein zugehörigen Ersatzschaltbild. Die in dem Ersatzschaltbild dargestellte Ausgangsimpedanz Z<sub>out</sub> ist die Ausgangsimpedanz der Gesamtschaltung links von den Ausgangspads Outa, Outb für die SLIC-Schaltung in Fig. 1. Die in Fig. 3 dargestellte Messschaltung dient der Messung der Longitudinalunterdrückung LCL. Eine Signalquelle speist ein sinusförmiges Messsignal über Einspeisewiderstände R<sub>L</sub> in die beiden Ausgangspads A, B der Line Card ein. Die beiden Messwiderstände R<sub>L</sub> sind hochgenaue Widerstände, deren Widerstandswerte übereinstimmen. Die Spannung zwischen den beiden Ausgangspads A, B wird gemessen.

Für die Longitudinalunterdrückung gilt:

$$LCL = 20 \cdot \log \left| \frac{V_L}{V_T} \right| \tag{1}$$

Zwischen der Longitudinalunterdrückung LCL und den in dem Ersatzschaltbild nach Fig. 4 dargestellten Impedanzen gilt folgender Zusammenhang:

30 LCL = 
$$20 \cdot \log \frac{1}{\frac{Z_{out} + \Delta Z}{R_L + Z_{out} + \Delta Z} - \frac{Z_{out}}{R_L + Z_{out}}}$$
 (2)

Die hochgenauen Einspeisewiderstände  $R_{\text{L}}$  besitzen beispielsweise einen Wert von 300 Ohm. Die Widerstandsdifferenz  $\Delta Z$ 

zwischen den Ausgangsimpedanzen besteht aufgrund von Fertigungstoleranzen und Ungenauigkeiten der Schutzimpedanzen  $Z_a$ ,  $Z_b$  bei der herkömmlichen Treiberschaltung, wie sie in Fig. 1 dargestellt ist.

5

Mit der zutreffenden Bedingung  $\Delta Z$  << R<sub>L</sub> kann die Gleichung (2) stark vereinfacht werden zu:

$$LCL \cong 20 \cdot \log \left| \frac{R_L + Z_{out}}{\Delta Z} \right| \tag{3}$$

10

15

Damit die Longitudinalunterdrückung möglichst hoch ist und somit LCL einen möglichst hohen Wert annimmt, werden bei herkömmlichen Treiberschaltungen bisher teure Ausgangsimpedanzen mit hoher Genauigkeit eingesetzt, d.h. Impedanzen, die bei der Herstellung sehr geringe Toleranzen aufweisen. Derartige Bauelemente, die sehr hohe Genauigkeitsanforderungen erfüllen müssen, sind nur mit erheblichem technischen Aufwand und hohen Kosten herstellbar.

20

Es ist daher die Aufgabe der vorliegenden Erfindung, eine Treiberschaltung zu schaffen, die bei Einsatz von Bauelementen mit relativ großen Fertigungstoleranzen dennoch eine sehr hohe Longitudinalunterdrückung LCL gewährleistet.



Diese Aufgabe wird erfindungsgemäß durch eine Treiberschaltung mit den im Patentanspruch 1 angegebenen Merkmalen gelöst.

Die Erfindung schafft eine Treiberschaltung zum Treiben eines 30 Nutzsignals mit

Nutzsignals mit mindestens einer Verstärkerschaltung mit niedriger Ausgangsimpedanz zur Signalverstärkung des Nutzsignals, einer der Verstärkerschaltung jeweils nachgeschalteten Schutzimpedanz zum Schutz der Verstärkerschaltung, wobei jeweils eine Rückkopplungsschaltung zur frequenzabhängigen Signalrückkopplung des von der Verstärkungsschaltung verstärkten Nutzsignals vorgesehen ist.

Die Verstärkerschaltung ist vorzugsweise ein Operationsverstärker mit einem invertierenden Signaleingang, einem nicht invertierenden Signaleingang und einem Signalausgang.

Die Schutzimpedanz ist vorzugsweise zwischen dem Signalaus-10 gang des Operationsverstärkers und einem Signalleitungsanschluss zum Anschluss einer Signalleitung vorgesehen.

Bei der Signalleitung handelt es sich vorzugsweise um eine Telefonleitung zum Anschluss eines Telefons an die Treiber15 schaltung.

Die Treiberschaltung ist vorzugsweise differentiell aufgebaut und weist zwei symmetrisch aufgebauten Verstärkerschaltungen auf,

20 wobei zwei symmetrische Schutzimpedanzen und zwei symmetrisch aufgebaute Signalrückkopplungsschaltungen vorgesehen sind.

Die Signalrückkopplungsschaltungen enthalten vorzugsweise jeweils einen Kondensator, der zwischen dem Signalausgangs der Operationsverstärkers und einem Signaleingang des Operationsverstärkers geschaltet ist, sowie einen Widerstand, der zwischen dem Signalleitungsanschluss und einem weiteren Signaleingang des Operationsverstärkers geschaltet ist.

Die Signalrückkopplungsschaltung koppelt die hochfrequenten Signalanteile des durch die Verstärkerschaltung verstärkten Nutzsignals stärker an den Signaleingang der Verstärkerschaltung zurück als niederfrequente Signalanteile des durch die Verstärkerschaltung verstärkten Nutzsignals, so dass die Ausgangsimpedanz der Treiberschaltung in einem bestimmten ersten Frequenzbereich bis zu einer ersten vorgegebenen Grenzfre-

quenz ( $f_{G1}$ ) abgesenkt ist, die über der zweiten Grenzfrequenz ( $f_{G2}$ ) des Nutzsignals liegt.

Der erste Frequenzbereich umfasst dabei einen zweiten Frequenzbereich, der vorzugsweise zur Übertragung eines Nutzsignals vorgesehen.

Bei dem zweiten Frequenzbereich handelt es sich vorzugsweise um das Sprachsignalband zur Übertragung eines Telefonsprech-10 signals.

Die Grenzfrequenz ( $f_{g2}$ ) des Nutzsignals liegt dabei vorzugsweise bei etwa 4 KHz.

- Des Weiteren werden bevorzugte Ausführungsformen der erfindungsgemäßen Treiberschaltung unter Bezugnahme auf die beigefügten Zeichnungen zur Erläuterung erfindungswesentlicher Merkmale beschrieben.
- 20 Es zeigen:

35

- Fig. 1 eine Treiberschaltung zum Treiben eines Nutzsignals nach dem Stand der Technik;
- Fig. 2 verschiedene Ausführungsformen von Schutzimpedanzen zum Schutz der Verstärkerschaltungen nach dem Stand der Technik;
  - Fig. 3 eine Messschaltung zum Messen der Longitudinalun-30 terdrückung einer Treiberschaltung nach dem Stand der Technik;
    - Fig. 4 ein Ersatzschaltbild für die in Fig. 3 dargestellte Messschaltung;
  - Fig. 5 eine bevorzugte Ausführungsform der erfindungsgemäßen Treiberschaltung zum Treiben eines Nutzsignals;

6

\$1975

Fig. 5 ein Diagramm, welches die Ausgangsimpedanz der erfindungsgemäßen Treiberschaltung in Abhängigkeit von der Frequenz darstellt.

5

Des Weiteren wird eine bevorzugte Ausführungsform der erfindungsgemäßen Treiberschaltung zum Treiben eines Nutzsignals unter Bezugnahme auf Fig. 5 im Detail erläutert. Die Treiberschaltung 1, wie sie in Fig. 5 dargestellt ist, dient zum 10. Treiben eines Nutzsignals, beispielsweise eines Sprachsignals zur Übertragung eines analogen Sprachsignals zu einem Telefonendgerät.

4

15

20

Fig. 5 zeigt eine Messschaltung zur Messung der Longitudinalunterdrückung LCL bei der erfindungsgemäßen Treiberschaltung 1. Die in Fig. 5 dargestellte, differentiell aufgebaute Treiberschaltung 1 enthält zwei Signaleingänge 2a, 2b zum Empfang eines zu treibenden Nutzsignals. Die Treiberschaltung 1 enthält ferner zwei Verstärkerschaltungen 3a, 3b in Form von Operationsverstärkern, die jeweils einen nicht invertierenden Eingang 4a, 4b und einen invertierenden Signaleingang 5a, 5b aufweisen. Der nicht invertierende Signaleingang 4a, 4b ist über eine Signalleitung 6a, 6b mit dem zugehörigen Signaleingang 2a, 2b verbunden. Der Operationsverstärker 3a, 3b weist jeweils einen Signalausgang 7a, 7b auf. Der Signalausgang 7a, 7b des Operationsverstärkers ist über eine Leitung 8a, 8b mit einer nachgeschalteten Schutzimpedanz 9a, 9b verbunden. Die Schutzimpedanz 9a, 9b dient jeweils zum Schutz der Verstärkerschaltung 3a, 3b. Die Schutzimpedanzen 9a, 9b sind beispielsweise wie in Fig. 2a bis 2c dargestellt aufgebaut. Die Schutzimpedanzen 9a, 9b sind über Leitungen 10a, 10b mit den Ausgangspads 11a, 11b der Line Card 12 verbunden.

30

Bei der in Fig. 5 dargestellten Messschaltung zur Messung der Longitudinalunterdrückung sind die Ausgangspads 11a, 11b der Line Card 12 über Messwiderstände 12a, 12b an eine Einspeisesignalquelle 13 angeschlossen. Die Signalquelle 13 ist eine

Spannungsquelle, die ein sinusförmiges Messsignal über die Messwiderstände 12a, 12b in die Ausgangsanschlüsse 11a, 11b der Line Card 12 einspeist.

Die erfindungsgemäße Treiberschaltung 1, wie sie in Fig. 5 5 dargestellt ist, weist zusätzlich symmetrisch aufgebaute Rückkopplungsschaltungen 14a, 14b auf. Die Rückkopplungsschaltungen 14a, 14b führen eine frequenzabhängige Signalrückkopplung des von der zugehörigen Verstärkerschaltung 3a, 23b verstärkten Nutzsignals an eine Signaleingang der Verstärkerschaltung 3a, 3b durch. Die Signalrückkopplungsschaltungen 14a, 14b enthalten jeweils einen Kondensator 15a, 15b, der zwischen den Signalausgang 7a, 7b des zugehörigen Operationsverstärkers 3a, 3b und einem Signaleingang 5a, 5b des 15 Operationsverstärkers geschaltet ist. Bei der in Fig. 5 dargestellten Ausführungsform wird das Nutzsignal an den invertierenden Eingang 5a, 5b des zugehörigen Operationsverstärkers 3a, 3b rückgekoppelt. Die Signalrückkopplungsschaltungen 14a, 14b enthalten zusätzlich jeweils einen Widerstand 16a, 20 16b, der zwischen dem Signalleitungsanschluss 11a, 11b und dem invertierenden Signaleingang 5a, 5b des Operationsverstärkers 3a, 3b geschaltet ist. Die Signalrückkopplungsschaltungen 14a, 14b der differentiell aufgebauten Treiberschaltung 1 weisen jeweils zwei Eingänge 17a, 17b, 18a, 18b auf. Der erste Eingang 17a, 17b der Signalrückkopplungsschaltung 14 ist mit der Verbindungsleitung 10 zwischen der Schutzimpedanz 9 und dem Signalleitungsanschluss bzw. Pad 11 verbunden. Der zweite Signaleingang 18 der Signalrückkopplungsschaltungen 14a, 14b ist an die Verbindungsleitung 8 zwischen dem Operationsverstärker 3 und der Schutzimpedanz 9 angeschlossen. 30 Die Signalrückkopplungsschaltungen 14a, 14b weisen jeweils einen Signalausgang 19a, 19b auf, der über eine Rückkopp-

Die Signalrückkopplungsschaltung 14a, 14b führt jeweils eine frequenzabhängige Signalrückkopplung des Nutzsignals an den

35

lungsleitung 20a, 20b mit dem invertierenden Eingang 5a, 5b des zugehörigen Operationsverstärkers 3a, 3b verbunden ist.

invertierenden Eingang 5a, 5b des Operationsverstärkers 3a, 3b durch. Dabei werden hochfrequente Signalanteile des durch die Verstärkerschaltung 3a, 3b verstärkten Nutzsignals stärker an den invertierenden Eingang 5a, 5b des Operationsverstärkers 3a, 3b zurückgekoppelt als die niederfrequenten Signalanteile des verstärkten Nutzsignals. Hierdurch wird die Ausgangsimpedanz in einem Frequenzbereich bis zu einer Grenzfrequenz  $f_{gl}$  abgesenkt. Die Schutzimpedanzen 9a, 9b werden für tiefe Signalfrequenzen, insbesondere in einem bestimmten Signalband, in die Rückkopplungsschleife bzw. Regelschleife inkludiert bzw. mit einbezogen, so dass die Ausgangsimpedanz der Treiberschaltung in einem niedrigen Frequenzbereich bis zu der Grenzfrequenz fgl stark abgesenkt wird. Für hohe Signalfrequenzen ist die Rückkopplungsschleife über die Kondensatoren 15a, 15b geschlossen, so dass die Rückkopplung stabil ist.

Fig. 6 zeigt die differentielle Ausgangsimpedanz der Treiberschaltung 1 in Abhängigkeit von der Frequenz. Dabei sind Z9a, Z9b die Ausgangsimpedanzwerte der Schutzimpedanzen 9a, 9b und A die offene Signalverstärkung der Operationsverstärker 3a, 3b. Bis zu einer ersten Grenzfrequenz  $f_{g1}$ , ist die Ausgangsimpedanz der erfindungsgemäßen Treiberschaltung um den Verstärkungsfaktor A abgesenkt.



10

15

20

Die Grenzfrequenz  $f_{g1}$  wird durch die Kapazität des Kondensators 15 und durch den Widerstandswert des Widerstandes 16 der Rückkopplungsschaltung 14 bestimmt.

$$30 f_{g1} = \frac{1}{2\pi R_{16} \cdot C_{15}} (4)$$

Wie in Gleichung (3) bereits angegeben, gilt für die Longitudinalunterdrückung LCL:

35 LCL 
$$\approx 20 \cdot \log \left| \frac{R_L + Z_{out}}{\Delta Z} \right|$$
 (3)

10

15

20

Durch die frequenzabhängige Signalrückkopplung durch die Signalrückkopplungsschaltung 14 wird der Ausgangswiderstand  $Z_{\rm out}$  und die Widerstandsdifferenz  $\Delta Z$  innerhalb des Sprachbandes, bis zu der Grenzfrequenz  $f_{\rm gl}$ , stark verkleinert. Wie aus Gleichung (3) hervorgeht, führt dies zu einer starken Erhöhung der Longitudinal-Signalunterdrückung LCL. Typische Werte für die Ausgangsimpedanz liegen bei 80 Ohm und für die Widerstandsdifferenz bei 0,5 Ohm. Die Longitudinalunterdrückung LCL beträgt für diesen Fall 57,6 dB. Sind die Ausgangsimpedanz  $Z_{\rm out}$  und die Impedanzdifferenz  $\Delta Z$  durch die erfindungsgemäße Rückkopplungsschaltung 14 um den Faktor A=100 verkleinert, ergibt sich für die Longitudinalunterdrückung LCL ein Wert von 95,6 dB.

Bei der erfindungsgemäßen Treiberschaltung kann somit die Longitudinalunterdrückung LCL selbst bei Einsatz billiger und ungenauer Komponenten aufgrund frequenzabhängiger Rückkopplung erheblich gesteigert werden.

#### Patentansprüche

- 1. Treiberschaltung zum Treiben eines Nutzsignals mit:
- 5 (a) mindestens einer Verstärkerschaltung (3a, 3b) mit niedriger Ausgangsimpedanz zur Signalverstärkung des Nutzsignals;
- (b) einer der Verstärkerschaltung (3a, 3b) jeweils nachgeschalteten Schutzimpedanz (9a, 9b) zum Schutz der Verstärker-10 schaltung (3a, 3b);

dadurch gekennzeichnet, dass

- 15 (c) jeweils eine Rückkopplungsschaltung (14a, 14b) zur frequenzabhängigen Signalrückkopplung des von der Verstärkerschaltung (3a, 3b) verstärkten Nutzsignals vorgesehen ist.
  - 2. Treiberschaltung nach Anspruch 1,
- das die Verstärkerschaltung (3a, 3b) ein Operationsverstärker mit einem invertierenden Signaleingang (5a, 5b), einem nicht invertierenden Signaleingang (4a, 4b) und einem Signalausgang (7a, 7b) ist.
- 125
  - 3. Treiberschaltung nach Anspruch 1 oder 2, da durch gekennzeichnet, dass die Schutzimpedanz (9a, 9b) zwischen dem Signalausgang (7a, 7b) des Operationsverstärkers (3a, 3b) und einem Signalleitungsanschluss (11a, 11b) zum Anschluss einer Signalleitung geschaltet ist.
    - 4. Treiberschaltung nach Anspruch 3, dadurch gekennzeichnet,
  - dass die Signalleitung eine Telefonleitung zum Anschluss eines Telefons an die Treiberschaltung (1) ist.

5

- 5. Treiberschaltung nach einem der vorangehenden Ansprüche, dad urch gekennzeich net, dass die Treiberschaltung (1) differentiell aufgebaut ist und zwei symmetrisch aufgebaute Verstärkerschaltungen (3a, 3b), zwei symmetrische Schutzimpedanzen (9a, 9b) und zwei symmetrisch aufgebaute Rückkopplungsschaltungen (14a, 14b) aufweist.
- 6. Treiberschaltung nach einem der vorangehenden Ansprüche,
  10 dad urch gekennzeichnet,
  dass die Signalrückkopplungsschaltung (14a, 14b) jeweils einen Kondensator (15a, 15b), der zwischen dem Signalausgang
  (7a, 7b) des Operationsverstärkers (3a, 3b) und einem Signaleingang (5a, 5b) des Operationsverstärkers (3a, 3b) geschaltet ist, und einen Widerstand (16a, 16b), der zwischen dem Signalleitungsanschluss (11a, 11b) und dem Signaleingang (5a, 5b) des Operationsverstärkers (3a, 3b) geschaltet ist, aufweist.
- 7. Treiberschaltung nach einem der vorangehenden Ansprüche, dad urch gekennzeichnet, dass die Signalrückkopplungsschaltung (14a, 14b) hochfrequente Signalanteile des durch die Verstärkerschaltung (3a, 3b) verstärkten Nutzsignals stärker an den Signaleingang (5a, 5b) der Verstärkerschaltung (3a, 3b) rückkoppelt als niederfrequente Signalanteile des durch die Verstärkerschaltung (3a, 3b) verstärkten Nutzsignals, so dass die Ausgangsimpedanz der Treiberschaltung (3a, 3b) in einem bestimmten ersten Frequenzbereich bis zu einer ersten Grenzfrequenz (fg1) abgesenkt ist, die über der zweiten Grenzfrequenz (fg2) des Nutzsignals liegt.
- 8. Treiberschaltung nach Anspruch 7,d a d u r c h g e k e n n z e i c h n e t ,35 dass der erste Frequenzbereich einer zweiten Frequenzbereich umfasst, der zur Übertragung des Nutzsignals vorgesehen ist.

S1975 1

5

10

9. Treiberschaltung nach Anspruch 8, dad urch gekennzeich ein Chnet, dass der zweite Frequenzbereich ein Sprachsignalband zur Übertragung eines Telefonsprechsignals ist.

10. Treiberschaltung nach Anspruch 9, dad urch gekennzeichnet, dass die zweite Grenzfrequenz  $(f_{g2})$  des zweiten Frequenzbereichs etwa 4 KHz beträgt.

Zusammenfassung

Treiberschaltung mit frequenzabhängiger Signalrückkopplung

5 Treiberschaltung zum Treiben eines Nutzsignals mit:
(a) mindestens einer Verstärkerschaltung (3a, 3b) mit niedriger Ausgangsimpedanz zur Signalverstärkung des Nutzsignals;

verstärkten Nutzsignals vorgesehen ist.

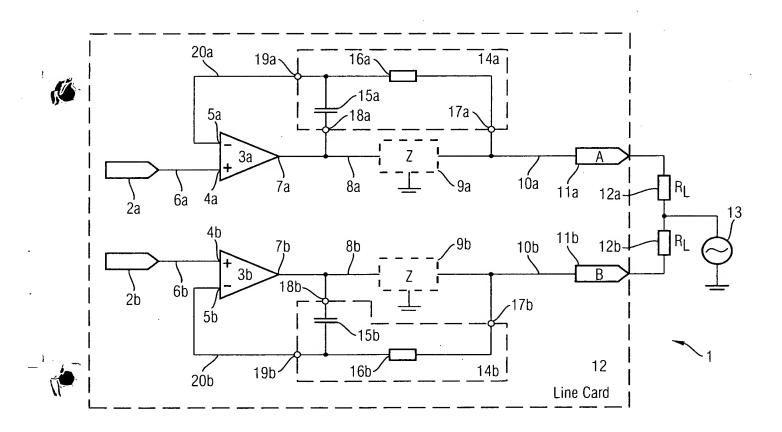
(b) einer der Verstärkerschaltung (3a, 3b) jeweils nachgeschalteten Schutzimpedanz (9a, 9b) zum Schutz der Verstärkerschaltung (3a, 3b); dadurch gekennzeichnet, dass (c) jeweils eine Rückkopplungsschaltung (14a, 14b) zur frequenzabhängigen Signalrückkopplung des von der Verstärkerschaltung (3a, 3b)



10

15 Fig. 5

FIG 5



\$1975

## Bezugszeichenliste

1	Treiberschaltung
1	Trerperscharchid

- 2 Signaleingang
- 5 3 Verstärkerschaltung
  - 4 Eingang
  - 5 Eingang
  - 6 Leitung
  - 7 Ausgang
- 10 8 Leitung
  - 9 Schutzimpedanz
  - 10 Leitung



- 11 Signalleitungsanschluss
- 12 Messwiderstand
- 15 13 Messsignalquelle
  - 14 Signalrückkopplungsschaltung
  - 15 Kondensator
  - 16 Widerstand
  - 17 Eingang
- 20 18 Eingang
  - 19 Ausgang
  - 20 Rückkopplungsleitung

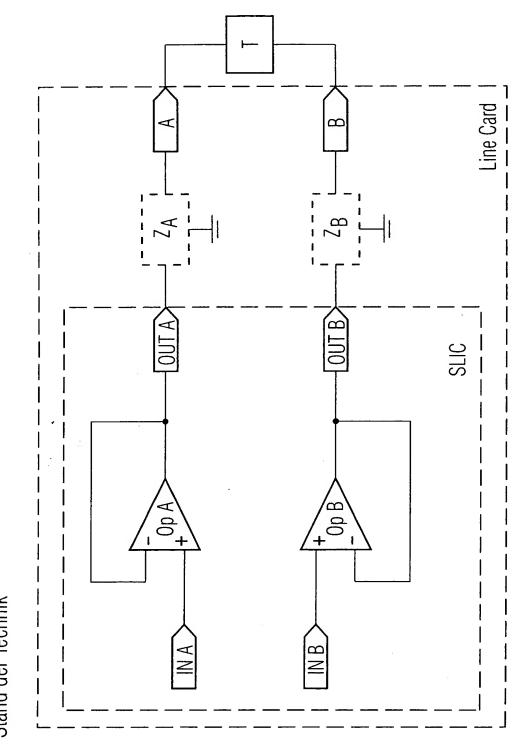


FIG 1 Stand der Technik

FIG 2A Stand der Technik

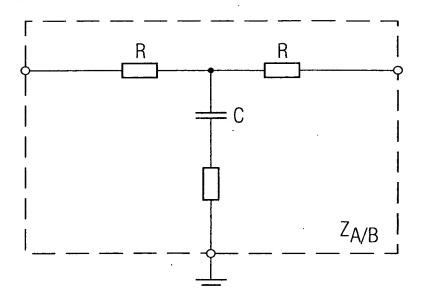


FIG 2B Stand der Technik

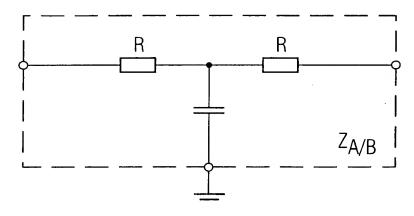


FIG 2C Stand der Technik

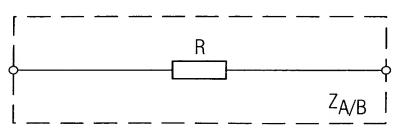


FIG 3 Stand der Technik

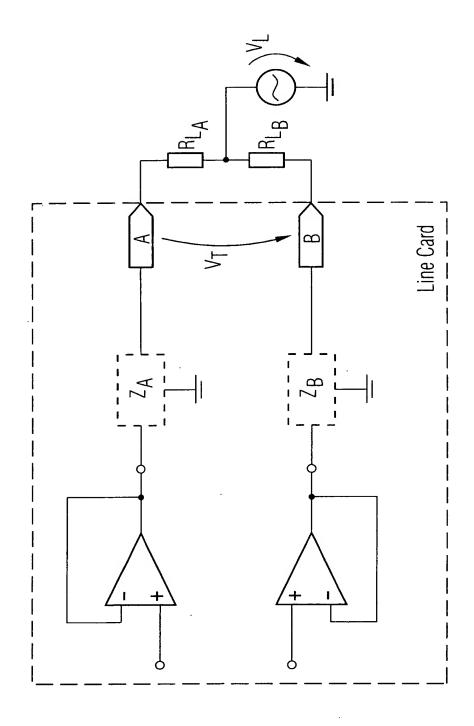
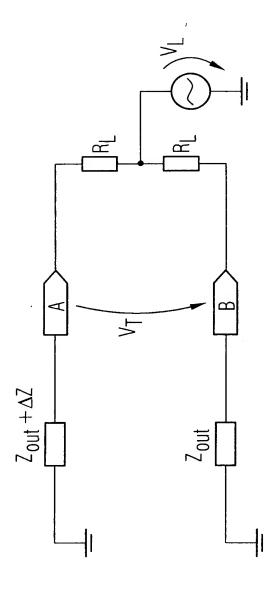
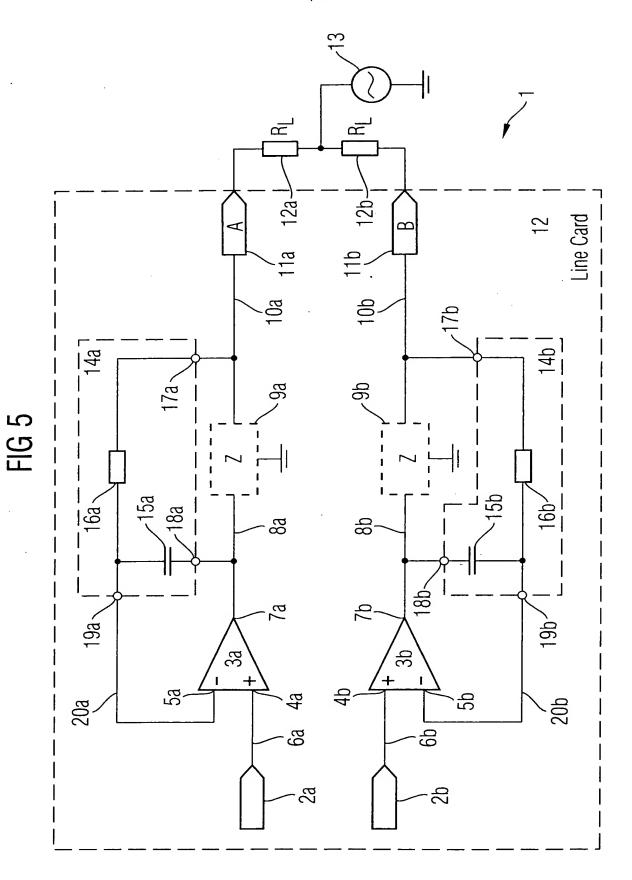


FIG 4 Stand der Technik





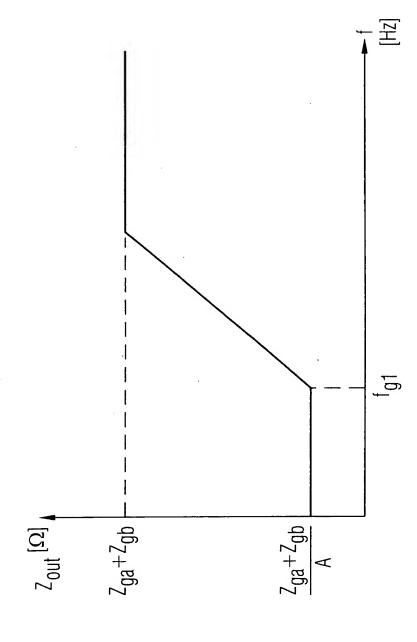


FIG 6